

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 04355576 A

(43) Date of publication of application: 09.12.92

(51) Int. CI

H04N 5/33 G01J 5/48

(21) Application number: 03130136

(71) Applicant:

**NEC CORP** 

(22) Date of filing: 03.06.91

(72) Inventor:

YASUDA SHO

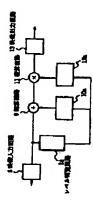
(54) SENSITIVITY CORRECTION METHOD FOR **IMAGE PICKUP DEVICE** 

COPYRIGHT: (C)1992, JPO& Japio

(57) Abstract:

PURPOSE: To improve the accuracy of correction remarkably with respect to dispersion in an infrared ray sensing element sensitivity characteristic.

CONSTITUTION: An A-D conversion output of an image pickup element device in which infrared ray sensing elements arranged in 2-dimension is inputted to a video input circuit 8. A level discrimination circuit 14 sets the number of k of correction points with respect to a level of a video input and sets the number of (k-1) of polygonal line approximation blocks. An adder circuit 9 and an integration circuit 11 apply polygonal line approximation by using a correction data stored in a sum data storage circuit 10a and an integration data storage circuit 12a to the (k-1)-sets of polygonal line approximation block to obtain a video output in which the dispersion in the sensitivity characteristic among the infrared ray sensing elements is remarkably suppressed.



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平4-355576

(43)公開日 平成4年(1992)12月9日

(51) Int.Cl. <sup>5</sup>	•	識別記号	庁内整理番号	FI	技術表示箇所
H04N	5/33		8838-5C		
G 0 1 J	5/48	E	8909-2G		,

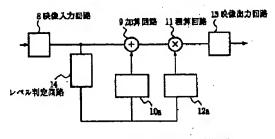
		審査請求 未請求 請求項の数2(全 4 頁)
(21)出願番号	特顯平3-130136	(71)出願人 000004237 日本電気株式会社
(22)出顧日	平成3年(1991)6月3日	東京都港区芝五丁目7番1号 (72)発明者 安田 升 東京都港区芝五丁目7番1号日本電気株式 会社内
		(74)代理人 弁理士 内原 晋

### (54) 【発明の名称】 撮像デバイスの感度補正方法

#### (57)【要約】

【構成】映像入力回路8には、赤外線検知索子を2次元 配列して成る提像デバイスのA-D変換出力が入力され る。レベル判定回路14は、映像入力に対し、そのレベ ルに対応してk個の補正ポイントを設定し、k-1個の 折線近似区間を設定する。k-1個の折線近似区間に対 して加算データ記憶回路10aと積算データ記憶回路1 2 a に格納した補正データによる折線近似を加算回路9 と積算回路11で施して赤外線検知素子間の感度特性は らつきを著しく抑圧した映像出力を得る。

【効果】赤外線検知素子或度特性ばらつきに対する補正 の精度を著しく向上することができる。



100 一 加算データ配管回路

(2)

特開平4-355576

1

#### 【特許請求の範囲】

【請求項1】 2次元配列した複数の検知素子より成る 赤外線撮像デパイスの各検知素子の非線形感度ばらつき を所定の温度区間にわたって補正する損像デバイスの感 度補正方法において、前配検知素子ごとの非線形入出力 特性を折線近似させて前記非線形感度ばらつきを補正す ることを特徴とする撮像デバイスの感度補正方法。

【請求項2】 前記折線近似における折線を, 前記赤外 線撮像デパイスによる映像入力信号のレベルに対応させ て設定することを特徴とする請求項1記載の提像デバイ 10 スの感度補正方法。

### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は操像デバイスの感度補正 方法に関し、特に2次元に検知素子を配列し電子走査機 能を内蔵する赤外線撮像デパイスの検知素子ごとの感度 ばらつきを補正する撮像デバイスの感度補正方法に関す る。

[0002]

【従来の技術】従来、特性ばらつきの大きい赤外線撮像 デバイスで映像を得る場合には感度補正が行われてい る。赤外線摄像デバイスの場合には信号のコントラスト が非常に低いので、検知素子のみで感度均一性を確保す ることは実現可能レベルを大幅に超えるものであり、感 度補正回路の付加が必須となっている。従来の感度補正 方法を図4乃至図7を用いて説明する。

【0003】図4は撮像デバイスを用いた従来の撮像力 メラのプロック図で、1は2次元の撮像デパイス、1aおよび1-bはその中の検知素子例を示す。3は撮像 デパイス1を駆動する駆動回路である。2は撮像デパイ ス1の出力を増幅する増幅器、4は出力信号をディジタ ル化するA-D変換回路, 5は感度補正回路, 6はビデ 才信号発生回路, 7 は表示の為のモニターである。

【0004】赤外線摄像の場合、入力は温度であり、温 度T (度C) に対する検知素子1-a, 1-bの信号出 力を図5a, bに示す。図5に示すように、各検知素子 はそれぞれ、検知素子固有の非線形特性を有する。

【0005】図6は図4の感度補正回路のプロック図 で,8は映像入力回路,9は加算回路,10は加算デー 夕記憶回路、11は積算回路、12は積算データ記憶回 40 路、13は映像出力回路である。

【0006】図7は、感度補正回路5で撮像デバイス1 の検知素子1-aと検知素子1-bの感度が補正されて 均一にされる様子を示している。ここでは、検知素子1 - bの出力を検知素子1-aと一致させるように補正す る場合を説明している。

【0007】図7 (a) は, 補正前の検知素子1-a, 1-bの信号出力特性を示す。検知素子1-bによる映 像信号が図6の映像入力回路8に入力されると、加算デ

2 れ、検知素子1-bに対応する補正データを取り出す。

【0008】先ず加算回路9で補正データ値に信号がオ フセットされる。この状態を図7 (b) に示す。次に, 積算データ記憶回路12の積算データ値が積算回路11 で積算されて、T1とT2で検知素子1-aと1-bの 出力信号レベルが一致するように補正される。これを図 7 (b) に示す。補正後、映像出力回路13を通って出

【0009】検知素子1-aの入力に対しては、加算デ ーター 0、積算データー 1 が設定されて両者はほぼ一致 する。実際には、2次元の全検知索子が同様な方法で感 度が均一となるように補正される。また、加算データお よび積算データは、温度T1、T2の均一入力に対する 補正なしの出力信号レベルより算出して作られる。

[0 0 1 0]

【発明が解決しようとする課題】上述した従来の補正方 法は、各案子ごとに異なったオフセット、利得を補正す るもので、T1、T2の2点では完全に補正されるが、 その間は線形近似される。 T1, T2の温度差が小さい 時はよく近似するが、広いダイナミックレンジをカパー することはむずかしい。一方、各検知素子の非線形入出 力特性を素子ごとにそれぞれ補正することは膨大なメモ リーが必要となり現実的でないという欠点がある。

【0011】本発明の目的は上述した欠点を除去し、簡 素な構成で補正精度を著しく向上しうる提像デバイスの 感度補正方法を提供することにある。

[0012]

【課題を解決するための手段】本発明の方法は、2次元 配列した複数の検知素子より成る赤外線撮像デパイスの 各検知素子の非線形感度ばらつきを所定の温度区間にわ たって補正する撮像デパイスの感度補正方法において、 前記検知索子ごとの非線形入出力特性を折線近似させて 前記非線形感度はらつきを補正する構成を有する。

【0013】また、本発明の方法は、前記折線近似にお ける折線を、前記赤外線操像デバイスによる映像入力信 号のレベルに対応させて設定する構成を有する。

【実施例】次に、本発明について図面を参照して説明す

【0015】図1は本発明の一実施例の構成を示すプロ ック図である。図1の実施例は感度補正回路を示し、赤 外線機像デパイスを構成する他の構成内容は図4に示す ものと同一である。

【0016】図1に示す感度補正回路は,映像入力回路 8と、加算回路9と、加算データ記憶回路10aと、積 算データ記憶回路12aと、映像出力回路13のほか本 発明に直接かかわるレベル判定回路14を備えて成る。

【0017】レベル判定回路14は、映像入力回路8か ら出力される映像入力信号のレベルに対して折線近似の ータ記憶回路10.積算データ記憶回路12はそれぞ 50 ためのk通りの場合設定を行ない,このk通りの場合設

(3)

特開平4-355576

3

定に対応して、加算データ記憶回路10aの格納加算データと、積算データ記憶回路12aの格納積算データはいずれも上述したk通りの場合に対応した権正データが取り出されるようにしてある。上述したk通りの場合設定とは、図2に示す如く、対象とする入力温度区間をkー1に等分割してk-1個の折線を確保するために設定するk個の補正ポイントを指す。図2は補正ポイントk=8の場合を示し、従って7個の折線が設定される。なお、この場合のkは、所望の補正精度と記憶データとのトレードオフにもとづいて任意に設定できる。

【0018】このような近似折線によって補正される内容例を図3に示す。

【0019】図3(a)は補正前の検知素子1-a, 1-bの補正前の信号出力特性を示し、横軸は入力としての温度T(度C)である。図3(b)はk-1個の折線を設定すべきk個の補正ポイント、この場合はk=8としてk-1=7個の補正折線を設定すべき8個の補正ポイントを示す。図3(c)は補正後の特性を示す。補正は、このように2つの特性がほぼ合致するように設定される補正折線に対応して、加算、積算処理が行なわれ 20る。

【0020】このようにして、補正精度を著しく向上させた補正が可能となり、特性の大きく異る検知素子の有効利用も可能となる。

#### [0021]

【発明の効果】以上説明したように本発明によれば、補正データ量を k 倍に増して k - 1 個の補正折線による折線近似を施すことのみで広いダイナミックレンジで補正精度を著しく向上した補正が確保できるという効果がある。

【図面の簡単な説明】

【図1】本発明の一実施例の構成を示すプロック図である。

【図2】図1の実施例における補正入出力特性の一例を 示す図である。

【図3】図1の実施例における補正内容の一例を示す説 明図である。

【図4】従来の赤外線摄像デバイスを用いた撮像カメラ の構成を示すプロック図である。

【図 5】図 4 の撮像デバイス 1 の検知素子 1 − a, 1 − 10 bの入出力特性の一例を示す図である。

【図 6】 図 4 の感度補正回路 5 の構成を示すブロック図である。

【図7】図4の感度補正回路5の補正内容の一例を示す 説明図である。

#### 【符号の説明】

- 1 振像デバイス
- 1-a, 1-b 検知素子
- 2 增幅器
- 3 原動回路
- 20 4 A-D変換回路
  - 5 感度補正回路
  - 6 ビデオ信号発生回路
  - 7 モニター
  - 8 映像入力回路
  - 9 加算回路
  - 10,10a 加算データ記憶回路
  - 11 積算回路
  - 12,12a 積算データ記憶回路
  - 13 映像出力回路
- 30 14 レベル判定回路

8 映像入力回路 9 加算日路 11 領算日路 15 映像出力目路 17 収算日路 17 収算日 1

10a -- 加算データ記憶回路 12a -- 複算データ記憶回路

